



LWB-24 / LWB-72 シンク FPGA プログラム Ver. B リリース・ノート

オタリテック株式会社

2022 年 9 月 8 日

LWB-24 / LWB-72 シンク FPGA プログラム, Ver. B をリリースいたしました。Ver. A からの主な変更内容は以下の通りです。

1. 修正された不具合

1-1 リファレンス信号の正常性を監視する回路が誤動作を起こすことがある

備考：シンク FPGA プログラム Ver. A (以前) においては、LWB の外部同期クロックを PAL: BB+REF とした場合、当該の不具合に起因して、これに同期できないことがあります。

1-2 SDI コネクタ・パネルが取り付けられていなくても、SDI ビデオの各設定を行うことができる

備考：SDI コネクタ・パネルはシンク FPGA 内の回路を介して認識されます。シンク FPGA が Ver.B (以降) の場合、このパネルが取り付けられていない (または内部基板が外れている) と、SDI ビデオのモニター・メニュー ([FIXED MODULE] -> SDI) に入ることはできません。

以上